



Entwicklung von Embedded Software

C/C++, Sensoren/Aktoren/Steuerung, Protokolle, GUI

Über 20 Jahre Berufserfahrung, Jahrgang 1977

Sie wollen Ihren Releasetermin halten ?

Ich habe sehr schnelle Einarbeitungszeiten, arbeite effizient und lösungsorientiert.

Sie wünschen einen reibungslosen Projektablauf ?

Ich bin ein pflegeleichter, kommunikativer Kollege, arbeite selbständig und lösungsorientiert.

Sie benötigen Spezialwissen ?

Ich teile mein Wissen gerne. Nutzen Sie meinen Erfahrungsschatz für Ihren Projekterfolg !

Meine Schwerpunkte

- Technische Softwareentwicklung im Bereich systemnaher und Embedded Software
- In den Rollen Softwareentwickler (bevorzugt), -projektleiter, -architekt
- Firmware, Realtime Software, Systemtreiber, Embedded Betriebssysteme
- Digitale Echtzeit-Signalverarbeitung (uC, DSP, FPGA)
- Kommunikation: Netzwerkprotokolle in allen Schichten, Audio-/Videostreaming
- Automatisierung: Sensorik, Aktuatorik, Messen, Steuern, Regeln, Busprotokolle
- Umgang mit Sicherheitskritischer Software (Normen, defensiver Programmierstil etc.)
- Analytisches Vorgehen mittels OOA/OOD, UML/SysML, TDD, Embedded Design Patterns
- Hohes Verständnis von Agilität

Ausbildung und Erfahrung

- Softwareentwickler seit 1997, Spezialist für **Embedded-Software seit 2001**
- **iSAQB® Certified Professional for Software Architecture** (2015)
- Postgraduate **Zertifikatstudium "Entwurf von Echtzeit-Betriebssystemen", Uni Freiburg**
- **Bachelor of Engineering, Technische Informatik, Note: sehr gut**
Die Bachelorarbeit wurde als beste Arbeit mit dem Börje-Holmberg-Förderpreis ausgezeichnet
Publiziert im Springer Journal of Real-Time Image Processing (Berg et al. 21 Seiten)
- **Fachinformatiker (IHK)**, Fachrichtung Anwendungsentwicklung, Note: sehr gut

Technische Kompetenz

Programmiersprachen	Schwerpunkt: C++, C Außerdem: C#, Assembler, Java, Scriptsprachen (Shell, Python ...)
Betriebssysteme	Embedded Linux: Debian (Embedded), Sitara, Yocto (und weitere) RTOS, Bare Metal, eCos, TI SYS/BIOS, VxWorks, QNX, Symbian OS, Windows Embedded (sowie Windows Workstation und Server Editionen)
Entwicklungsumgebungen	Eclipse, Workbench, TI CCS (Code Composer Studio), Rational Rose Realtime bzw. Technical, MS Visual Studio, Tornado, Emacs, GNU Toolchain (g++, gcc, make, binutils etc.), diab Matlab (incl. Simulink, Stateflow, Matlab Coder, Matlab Embedded Coder sowie diverser Toolboxes)
Methoden	OOA/D/M, UML/SysML, MDA, MDSD, Embedded Design Patterns, UML Roundtrip Engineering Nebenläufige Software (Tasks, Active Objects, Cond. Vars., Semaphores, Messaging etc.), Realtime Design Patterns, Echtzeit Software (Scheduling-Modelle, Reduzierung von Jitter, Feasibility), Digitale Regelungstechnik HPC (High Performance Computing), Multicore und Multiprocessor Systeme, Parallelisierung rechenintensiver Algorithmen Breites Spektrum im Software Engineering: V-Modell, CMMI, Agile (XP, Scrum), Kanban, Requirements Analysis, Testautomatisierung (TDD)
Netzwerkprotokolle (Implementierung)	ATM, Ethernet, FTP, GigE Vision, HTTP, ICMP, IGMP, IKE, IPSec, ISDN, LDAP, PPP, PPPoA, PPPoE, RPC, RTP, SNMP, SMTP, Soap, SSL, TCP/IP, UDP, VLAN
Busprotokolle	ADC, CameraLink, CAN, DAC, Genicam, I2C, Microwire, SPI, RS232, RS485, UART, USB 3, PCIe
Programmierschnittstellen	ACE, ATL, BLAS, Boost, COM, Crypto API, Crypt++, Corba, DCOM, gSOAP, MCSDK, OpenMP, OpenCV, POSIX, PowerDAQ, RTAI, RTAI-LXRT, SOA for devices , STL, XML (Schema, XPath), Yakindu, QT Widgets, QT5 (QML)
Werkzeuge	Magic Draw, Enterprise Architect, Together, Sinelabore, INCHRON ChronSIM / ChronVAL, gnuplot, Condor, XML Spy, Wireshark, USBlyzer, U-Boot

MS Visio, Open- und MS Office, MS Project, LaTeX, Doors, Git, Subversion, CVS, Clear Case, Clear Quest, Jira, MS Team Foundation Server, Visual Source Save, PVCS Tracker, StarTeam

Lauterbach Trace32, GDB, KGDB, Valgrind, FTrace, SystemTap, WinDBG, NUnit, CPPUnit, googlemock, Rhino Mocks, Lint
Testautomatisierung per Scripting

Hardware

ESD-Arbeitsplatz, Oszilloskop, Logikanalysator, JTAG/BDM (z.B. Lauterbach), Grundkenntnisse: Schematic, PCB, EAGLE, VHDL, Altera Quartus II, dSpace

SoC, µC, DSP, ARM (7, 9, Cortex-A8, i.mx6), Cyclone V, PowerPC, i86, MC68k, TI C66x DSP (C6678), DSPC-8681, Altera Nios II, Cyclone III, Digi Connect Core, Beagle Board, Soekris, Conexant Octane

Projektkompetenz

Branchen	Medizintechnik, Industrie, Telekommunikation, Sicherheitstechnik, Unterhaltungselektronik, Forschung
Rollen	Softwareentwickler (bevorzugt), -architekt und -projektleiter
Normen	Berücksichtigung von Safety- und Qualitätsnormen, sowie behördlicher Freigaben (z.B. FDA 510(k), DIN EN 60601, ISO 26262, DIN EN 62304)
Besondere Erfahrungen	Projekt-/Teamleitung, Erfahrung als Produkt-Softwarearchitekt, Großprojekte (Millionen LOCs), Mission-Critical, Safety-Critical und Realtime Architekturen
Sprachen	Englisch (CEFR Niveau C1), Niederländisch (CEFR Niveau B1)

Schulungen / Zertifizierungen

2019, 4 Tage	Cyber Security (metasploit framework)
2014-2016	Robert C. Martin's " Clean Code " Trainingsvideos, 1 Folge pro Monat
2015, 4 Tage	Beatmungsschulung (Physiologie d. Lunge, Beatmungsmodi)
2015, 2 Tage	Rhetorik : Frei sprechen und sicher auftreten
2015, 2 Tage	Yakindu - Code Generator für Active Objects (State Charts, Ports etc.)
2015, 2 Tage	Der sichere Auftritt (Sprachtraining)
2015, 4 Tage	Lebendige Softwarearchitektur mit Methode (iSAQB-CPSA-F Zertifikat)
2015, 1 Tag	Lauterbach Trace32-ICD
2015, 1/2 Tag	Software Architecture Content Assessment
2015, 4 Tage	VxWorks 7 and Workbench Essentials
2015, 2 Tage	The China Code (Interkulturelles Training für China)
2014-2015	Inlingua Business English , Level C1.1, 88 units (1 year)
2014, 1 Tag	Yocto developer day (Advanced Lab, Toaster, Build Errors, Yocto SDKs)
2014, 3 Tage	Praxisseminar klinische Prozesse (Medizinprodukterecht, Hospitation)
2014, 3 Tage	Grundlagentraining Medizintechnik (Intensivmedizin, OP, Infrastruktur)
2014, 4 Tage	Laborpraktikum Medizintechnik (Beatmung, Anästhesie, Monitoring)
2013, 2 Tage	QNX - The Big Overview

2013, 1 Tag	Verteilte Versionsverwaltung mit Git
2011, 1 Tag	Realtime Simulation und Validierung (INCHRON CronSIM, ChronVAL)
2011, ½ Tag	ISO/DIS 26262 (Sicherheitsrelevante elektr. Systeme im Automobilbau)
2011, 2 Tage	Linux Debugging in Theorie und Praxis (Valgrind, GDB, CGDB, Eclipse Debugger, LTTng, FTrace, System Tap)
2010, 4 Tage	QT Workshop (Nokia QT Framework, GUI, XML, Networking, Threading)
2010, 1 Tag	Embedded Linux Training (Digi Embedded Linux Toolchain)
2009, 5 Tage	Linux Embedded Treiber und Realtime (Kerntreiber, Busybox, Buildroot, Cross-Compiler-Toolchain, RT-Linux, RTAI, Xenomai etc.)
2008	BVSI Certified IT-Consultant, Level C
2007, ½ Tag	Python language overview (Focus: Testautomatisierung)
2005, 5 Tage	VxWorks / Tornado (Betriebssystem VxWorks, sehr detailliert)
2004, 1 Tag	Microsoft & ARM Solutions Show 2004 (Windows CE, XP Embedded)
2002, 1 Tag	Cisco Workshop (Cisco IOS Betriebssystem, Routing, IPSec, PPP)
1999, 5 Tage	Java Programmierung (Hinweis: Mein Schwerpunkt ist C++ bzw. C)

Kundenstimmen

"[...] als externen Teil-Projektleiter im Bereich Embedded Software engagiert. Er überzeugte durch eine strukturierte Requirements-Analyse, durch den Einsatz leistungsfähiger Architekturkonzepte und durch eine weitsichtige Werkzeugauswahl. Seine Mitarbeiter führte [der Consultant] mit Einfühlungsvermögen und dem richtigen Maß an Delegation. Sein Aufgabenbereich war sehr gut organisiert, die Kommunikation zu allen Beteiligten transparent. [Der Consultant] arbeitete zu unserer vollsten Zufriedenheit, wir werden jederzeit gerne wieder mit ihm zusammenarbeiten."

Technolas Perfect Vision GmbH, Dr. Peter Edelmann, Head of Software Development, Dez. 2011

"[...] Er war schnell eingearbeitet, arbeitete sehr motiviert und selbstständig, und er brachte viele Ideen und Verbesserungen in das Team und den Entwicklungsprozeß ein. Bei zukünftigen Projekten werden wir ihn sehr gerne wieder beauftragen."

Keymile GmbH, Thomas Herzmann, Leiter Abteilung Embedded Software, Nov. 2007

"[...] hat vor allem mit seiner hohen fachlichen Kompetenz, seiner freundlichen Art und seiner schnellen Auffassungsgabe überzeugt. Sein tiefgreifendes Wissen über Netzwerkprogrammierung hat uns entscheidend weiter geholfen. Seine Fähigkeit, Spezialthemen selbständig zu analysieren und daraus Applikationsmodule eigenständig zu konzeptionieren, war gerade im komplexen Netzwerkbereich sehr hilfreich. Sehr gerne werden wir ihn in Folgeprojekten wieder einsetzen."

Bosch Sicherheitssysteme GmbH, Markus Brack, Software Projektleiter, Aug. 2006

"[...] hat seine Aufgabe sehr gut erfüllt. Seine Beratung, Konzeption und Realisierung war hervorragend. Die Applikation läuft stabil und ist sehr gut strukturiert und dokumentiert. Wir beabsichtigen, in naher Zukunft weiter mit ihm zusammenzuarbeiten."

Hochschule Bonn-Rhein-Sieg, Dieter Weiss-Gräff, Projektverantwortlicher, Sept. 2001

Projekte

Projekt	Consumer-Elektronik (Wearable Health Monitoring und Babyphone)
Zeitraum, Kunde	12.2016-12.2019, Drägerwerk AG & Co. KgaA
Branche, Rolle	Consumer.Devices, Produktverantwortung (Festanstellung)
Zielsetzung	Als Produktverantwortlicher mit technischem Focus verantwortlich für ein Consumer-Elektronikprodukt. Neben der Ausgestaltung eines marktgerechten Offerings verantwortlich für die Erstellung der Toplevel Spezifikation an das Engineering, sowie Verantwortlich für die Überwachung der Implementierung durch 3d party supplier. Häufige Dienstreisen zum Engineering-Partner in China. Koordination zwischen den Bereichen Engineering und Business. Teilweise „Hands on“ eigene Engineering-Leistungen im Bereich Software und Elektronik für Prototypen.
Tätigkeiten	<ul style="list-style-type: none">▪ Erstellen technischer Spezifikation (Software, Elektronik, Mechanik)▪ Definieren von Prototypen (Umfang) und Abnahme der Prototypen▪ Erstellen von Patentschriften▪ Koordination mit der Marktforschung und dem Bereich User Experience▪ Cyber Security▪ Definition technischer Vorgaben (z.B. Programmiersprache)
Technologie	Bluetooth (Nordic), C++, Keil Compiler, Android Studio, Doors, Jira, Git, Scrum, J-Link Debugger, Lötstation, Wearable Technology

Projekt	Anästhesieautomat
Zeitraum, Kunde	11.2013-12.2016, Drägerwerk AG & Co. KgaA
Branche, Rolle	Medizintechnik, Produkt-Softwarearchitekt (Festanstellung)
Zielsetzung	Als Produkt-Softwarearchitekt verantwortlich für die Softwarearchitektur eines Anästhesiegeräts. Umfangreiches Projekt mit mehreren Jahren Laufzeit an internationalen Standorten mit Schwerpunkt in Deutschland. Außerdem Cyber Security Engineer für die gesamte Anästhesieproduktfamilie.
Tätigkeiten	<ul style="list-style-type: none">▪ Architekturentscheidungen mit verschiedenen Stakeholdern▪ Technische Durchstiche, Forschungsprojekte▪ Konzeption von Safetyalgorithmen▪ Verantwortlich für Cyber Security Maßnahmen▪ Verschiedene Sachthemen, wie z.B. Power- und Batteriemangement▪ Schulung und Coaching des Entwicklerteams▪ Schnittstelle zu Nachbarabteilungen (Elektronik, Softwareabteilung in China)
Technologie	C++, Python, gcc, diab, make, QT5 (QML), VxWorks 7, QNX, Yocto Linux, POSIX, Eclipse, CCS, CPPUnit, gmock, Lint, U-Boot, Magic Draw, Yakindu, Doors, Jira, Git, Clear Case, Clear Quest, Scrum, Lauterbach Power Trace, dSpace, i.mx6, Cyclone V, PowerPC, i.mx6, diverse uCs von TI, USB, Ethernet, div. Busprotokolle

Projekt	Firmware für Industrie-Bildsensoren
Zeitraum, Kunde	08.2012-11.2013 (ab 12.2012 zu 80%), Basler AG
Branche, Rolle	Industriesensoren, Softwareentwickler
Zielsetzung	Für die optischen Inspektionssensoren namhafter Industriekunden werden die Standardprodukte der Basler AG erweitert. Es werden kundenspezifische

Anpassungen an FPGA und uC-Firmware vorgenommen. Beispielsweise DSNU sowie PRNU Kompensation oder die Datenaufbereitung für Spezialanwendungen, wie Lasertriangulation.

Tätigkeiten	<ul style="list-style-type: none">▪ Erweitern der Sensorfirmware▪ Anpassen der FPGA Structure-Files▪ Bereitstellen von Testautomatisierung für die FPGA- und Firmwareänderungen (TDD)▪ Abstimmung mit FPGA-Team, Testteam und Produktmanagement▪ Mitglied im "Kompetenzteam FPGA"
Technologie	C, C++, VHDL Structure Files, Python, gcc, POSIX, Eclipse, Visual Studio, CPPUnit, Windows, Linux, eCos, Altera Nios II, Cyclone III, Lauterbach, Trace32, Git, Team Foundation Server, XML (Schema, XPath etc.), Altova XMLSpy, Condor, Genicam, GigE Vision, Ethernet, USB3, CameraLink, SPI, Wireshak, Scrum

Projekt **Multicore DSP Algorithmen für medizinische Bildverarbeitung**

Zeitraum, Kunde 05.2012 - 08.2012 zu 100%, 12.2012-11.2013 zu 20%, Fraunhofer Institut MEVIS

Branche, Rolle Forschung / Medizintechnik, Projektstart und -umsetzung hauptsächlich durch mich

Zielsetzung Im Rahmen mehrerer wissenschaftlicher Publikationen für Bildregistrierung in der Medizintechnik wird der Einsatz von Mehrkern-Signalprozessoren (Multicore DSP) und deren Verschaltung über Hochgeschwindigkeits-Bussysteme erforscht.

Algorithmisch wird über das Gauß-Newton-Verfahren eine Transformation ermittelt, die zwei medizinische Bild-Datensätze mit möglichst geringem Fehler in Deckung bringt. Zur Steigerung der Performance wird der Algorithmus auf 32 Rechenkerne (vier 8-Core-DSP-Chips) parallelisiert, die über schnelle Bussysteme verbunden werden.

Tätigkeiten

- Publikation im Springer Journal of Real-Time Image Processing (Erstautor)
Titel: „Highly efficient image registration for embedded systems using a distributed multicore DSP architecture“

- DSP Basissystem erstellen (Kernel, Toolchain, PCIe Busanbindung etc.)
- Entwickeln einer Multicore-/Multiprozessor Kommunikationsschicht
- Parallelisierung von Algorithmen der medizinischen Bildverarbeitung
- Wissenschaftliche Algorithmen-Entwicklung (Multilevel-Bildregistrierung)
- Performancemessung sowie –tuning

Technologie C++, TI CCS (Code Composer Studio), TI SYS/BIOS, MS Visual Studio, GNU Toolchain, Sitara Linux, Linux Treiberentwicklung, MCSDK, OpenMP, OpenCV, BLAS, TI C66x DSP (C6678), DSPIC-8681, Matlab Embedded Coder, LaTeX, UML, Enterprise Architect, PCIe, TCP/IP, Ethernet, STL, Boost

Projekt **Automat für Laser-Augenoperationen**

Zeitraum, Kunde 09.2010 - 01.2012, Technolas Perfect Vision GmbH

Branche, Rolle Medizintechnik, Teil-Projektleiter (3 MA)

Zielsetzung Neuentwicklung eines Automaten für laserchirurgische Augenbehandlungen. Das System steuert eine Reihe von Hochgeschwindigkeits-Spiegeln (32 kHz), die einen Laser-Fokuspunkt im Patientenaugen bewegen. Ferner werden Sensoren/Aktuatoren für Safety, Justage, sowie zur Steuerung des optischen Pfades angebunden.

In diesem Projekt ist in der Rolle „Teil-Projektleiter“ die Steuerungssoftware zu entwerfen und zu entwickeln. Dabei sind strengste Safety- und Echtzeitkriterien einzuhalten.

Die Steuerungssoftware dient dem Betrieb aller Sensoren und Aktuatoren, sowie der Software-Regelschleifen.

Kommunikative Herausforderung ist neben der Teamleitung die Abstimmung mit Nachbarteams (GUI-Team, FPGA-Team, Physiker-Team), sowie die Versorgung eines entfernten Entwicklungsstandortes mit Requirement-Vorgaben.

Tätigkeiten	<ul style="list-style-type: none">▪ Teil-Projektleitung (3 MA), sowie Koordination externer Zulieferer▪ Einhalten höchster Safety-Critical Standards▪ Softwareentwurf (Lastenheft, Pflichtenheft, UML, Dokumentation nach Richtlinien der Medizinbranche)▪ Entwerfen, programmieren und debuggen von Echtzeit Kerneltreibern▪ Definieren und Berücksichtigen harter Echtzeitkriterien (Latenz, Jitter etc.)▪ Einsatz von UML Codegenerierung (z.B. State-Machine Generatoren)▪ Konzeptionieren und Erstellen von automatisierten Softwaretests▪ Konzeptionieren und Erstellen des Kommunikationslayers zum HMI (GUI)
Technologie	Make, GNU Compiler, Embedded Linux, ELDK, Debian, Eclipse, Valgrind, FTrace, GDB, KGDB, CAN, PowerDAQ, ADC, DAC, DAQ, C, C++, RTAI, RTAI-LXRT, gSOAP, SOA for devices, ACE, STL, Boost, Posix, PowerPC, Subversion, UML, MDA, Enterprise Architect, Doxygen, Sinelabore, googlemock, gnuplot, UML Roundtrip Engineering, Scrum

Projekt Elektronisches Sportgerät mit Touchscreen

Zeitraum, Kunde 05.2010 - 09.2010, Beartronic e.K.

Branche, Rolle Unterhaltungselektronik, Inhaber der Beartronic e.K. (3 MA)

Zielsetzung Es wird ein elektronisches Sportgerät für professionelle Sportschulen entwickelt. Das Gerät ist ein Touchscreen-System zur Wandmontage. Es verarbeitet Eingabesignale von Analogsensoren und zeigt in verschiedenen Trainingsmodi den Trainingszustand des Sportlers an. Das System basiert auf einem ARM9 Board von Digi mit Digi Embedded Linux, QT 4 und C++.

Kommunikative Herausforderung ist die Rolle als Firmeninhaber/Manager (Steuerung der Projektleiterin, Vertriebsaktivitäten, Personalverantwortung).

Tätigkeiten	<ul style="list-style-type: none">▪ Systemdesign, UML Softwareentwurf (MDA)▪ Hardwareentwurf (Nur Grobkonzept, Boardlayout über Partnerfirmen)▪ Implementierung von Linux-Image, Benutzerschnittstelle und Firmware▪ Systemtest, Testautomatisierung▪ Sensorik / SPI Bustreiber▪ Parallel zur Entwicklung: Management Tätigkeiten (weil Inhaber)
-------------	---

Technologie	Make, GNU Compiler, Eclipse, Digi Embedded Linux, SPI, Microwire, ADC, C++, Design Patterns, UML, Enterprise Architect, Subversion, CPPUnit, QT Embedded, STL, Boost, XML, ARM9, MDA, SystemTap, UML Roundtrip Engineering
-------------	--

Projekt Embedded und Server-Steuermodul für IP-Videostreaming

Zeitraum, Kunde 10.2007 - 05.2010, Bosch Sicherheitssysteme GmbH

Branche, Rolle Industrie (Sicherheitstechnik), Softwareentwickler sowie Interims-Teamleiter (16 MA)

Zielsetzung Für ein Enterprise Videoüberwachungssystem wird das Speicherverfahren der Videostreams modernisiert. Die Hardwareencoder senden die Videostreams im neuen Verfahren direkt über das iSCSI Netzwerkprotokoll an Embedded

Festplattenarrays. Ferner werden Zahlreiche Detailfeatures in die Firmware und die Steuersoftware implementiert (Videocodecs, Codec-Modi, Speicher-Modi etc.).

Kommunikative Herausforderung ist neben der Interims-Teamleitung die Zusammenarbeit mit einem entfernten Entwicklungsstandort, sowie dem standortübergreifenden Produktmanagement.

Tätigkeiten	<ul style="list-style-type: none">▪ Steuerungsmodule für Failover-Verteiler und Videoencoder Hardware.▪ Dispatcher für massiv parallele, asynchrone Netzwerkkommandos.▪ Optimierung der Netzwerkzugriffsschicht für Multicast RTP Audio-/Videostreams.▪ Implementierung verschiedener neuer Firmware Features / Codecs▪ Synchronisation von Bild und Ton (Echtzeit)▪ SNMP-Anbindung der Hardwaregeräte (Videoverteiler, Hardwareencoder).▪ Embedded Software in C++, Windows-Server-Steuermodul in C#▪ Größtenteils als Entwickler, übergangsweise Interims-Teamleitung (16 MA)
Technologie	Make, GNU Compiler, Visual Studio, Linux, Windows Embedded, Windows Server, .NET Micro Framework (Embedded), C++, C#, Design Patterns, UML, Enterprise Architect, Team Foundation Server, WinDBG, CPPUnit, NUnit, Rhino Mocks, STL, Boost, TCP/IP, UDP, SNMP, RCP+, RTP (Video- und Audiostreaming), XML, Sockets, Shell Scripting , MS Office

Projekt **Firmware für Telekommunikations-Router (Access Concentrator)**

Zeitraum, Kunde 09.2006 - 10.2007, Keymile GmbH (ehem. Alcatel)

Branche, Rolle Telekommunikation, Softwareentwickler

Zielsetzung Die Firmware einer neuen Access Concentrator Linie wird um Übertragungs- und Diagnoseprotokolle erweitert. Die DSL Einschubkarten werden neben PPPoE nun auch kompatibel zum PPPoA Übertragungsstandard. Ferner wird ein Diagnoseverfahren zur automatisierten Leitungsanalyse (SELT) in die Firmware aufgenommen. Durch Senden spezieller Spektren und Auswerten der Echofrequenzen (FFT), können Bandbreite und Topologie der DSL-Kupferkabel ausgemessen werden.

Kommunikative Herausforderung ist die internationale Zusammenarbeit zwischen Teams aus drei Nationen in verschiedenen Zeitzonen.

Tätigkeiten	<ul style="list-style-type: none">▪ Erweiterung des Netzwerkstacks der Firmware um den PPPoA standard.▪ VxWorks Treiber für DSP Bausteine zur Signalmodellierung (OSI Layer 1)▪ Diagnoseverfahren SELT (Single Ended Line Testing).▪ Performanceoptimierung von SELT. Berechnungsalgorithmen werden auf Operator-PC und Embedded-Hardware verteilt.
-------------	--

Technologie	Tornado, Workbench, Eclipse, VxWorks, Linux, Make, GNU Compiler, GDB, PowerPC, C++, C, Assembler (PowerPC), STL, TCP/IP, PPPoE, PPPoA, ATM, Ethernet, VLAN, Corba, Doxygen, Design Patterns, UML, Posix, Enterprise Architect, Subversion, Scriptsprachen für Testautomatisierung, JTAG/BDM, Shell Scripting, XML, PowerPC, Open Office
-------------	---

Projekt Netzwerprotokolle im Kontext IP-Videostreaming

Zeitraum, Kunde 09.2004 - 09.2006, Bosch Sicherheitssysteme GmbH

Branche, Rolle Industrie (Sicherheitstechnik), Softwareentwickler

Zielsetzung Implementierung von Netzwerkprotokollen in Videorecorder, sowie Videoencoder Firmware. Die speziellen Anforderungen an Datentunnelung und -verschlüsselung erfordern ein proprietäres Netzwerkprotokoll ähnlich zu IPSec. Ferner werden die Netzwerkprotokolle SNMP, RMon und IP-Multicast benötigt.

 Kommunikative Herausforderung ist der Wissenstransfer zum Test-Team in hochkomplexen Fragen der Netzwerktechnik und Kryptographie.

Tätigkeiten ■ Konzeption eines proprietären Netzwerkprotokolls für die Datentunnelung und Datenverschlüsselung (ähnlich zu IPSec).

 ■ Implementierung dieses Protokolls als Netzwerkfilter im Netzwerkstack der Betriebssysteme VxWorks und "Windows XP Embedded".

 ■ Implementierung der Netzwerkprotokolle SNMP, RMon und IP-Multicast.

Technologie Rational Rose Realtime, Tornado, VxWorks, Visual Studio, Windows XP Embedded, C++, C#, Assembler (ARM), Design Patterns, UML, Enterprise Architect, Source Save, PVCS Tracker, WinDBG, JTAG/BDM, NUnit, Doxygen, CryptoAPI, MFC, ATL, STL, DCOM, COM, TCP/IP, ICMP, SNMP, RMon, IPSec, Multicast, IGMP, RTP, UDP, RPC, LDAP, SSL, Cisco IOS, Sockets, MS Office

Projekt Netzwerprotokolle für Routerfirmware bzw. -software

Zeitraum, Kunde 09.2001 - 08.2004, Cedros GmbH

Branche, Rolle Telekommunikation, Softwareentwickler

Zielsetzung Das Tunnelungs- und Verschlüsselungsprotokoll IPSec einer Routersoftware wird um zusätzliche Netzwerkstandards erweitert. Die Implementierung kommt sowohl als Firmware in einem klassischen Hardware Router zum Einsatz, als auch als Windows 2000 Netzwerktreiber (Software-Router).

 Kommunikative Herausforderung ist die intensive Zusammenarbeit mit einem Zulieferer aus dem europäischen Ausland.

Tätigkeiten ■ Erweiterung des IPSec Netzwerkstacks um die Technologien X.509, AES, Blowfish, XAUTH und Nat-T.

 ■ Smartcard Authentifizierung.

 ■ Konfigurationsoberfläche und Statusanzeige für IPSec.

Technologie Make, GNU Compiler, Visual Studio, C, C++, Embedded Linux, Windows 2000, MFC, ATL, DCOM, COM, XML, UML, Together, Doxygen, StarTeam, CVS, Crypto API, PKI, PKCS, Smartcard, IPSec, TCP/IP, SSL, PPP, ISDN, Cisco IOS, Cisco PIX, Shell Scripting, MS Office

Projekt Netzwerprotokolle für Mobilfunkgeräte

Zeitraum, Kunde 05.2004 - 07.2004, em|motion GmbH (Parallelprojekt, 25%)

Branche, Rolle Telekommunikation, Softwareentwickler

Zielsetzung Für einen Applikationsserver wird der Zugriffsweg auf Mobilfunkgeräte ausgeweitet. Die Netzwerkprotokolle zur Authentifizierung und Verschlüsselung müssen auf das Betriebssystem „Symbian OS“ portiert werden.

Tätigkeiten	<ul style="list-style-type: none"> ▪ Portierung von Algorithmen zur Datenverschlüsselung und –authentifizierung auf das Betriebssystem Symbian OS. ▪ Einbindung dieser Algorithmen über einen lokal (auf dem Mobilfunkgerät) laufenden HTTP Netzwerkproxy.
Technologie	Visual Studio, C++, Symbian, Series 60 SDK, HTTP, TCP/IP, Crypt++, Source Save, UML, Visio, Sockets, MS Office

Projekt Chipkartenterminal für Parkplatzschranken

Zeitraum, Kunde	05.2003 - 06.2003, Hochschule Bonn-Rhein-Sieg (Parallelprojekt, 25%)
Branche, Rolle	Sicherheitstechnik, Inhaber des Gewerbebetriebs „Berg Internet Services“
Zielsetzung	An mehreren verteilten Standorten werden Parkplatzschranken auf Chipkartenbetrieb umgerüstet. Sensorik: Induktionsschleifen, Chipkartenleser. Aktuatorik: Schranken. Protokolle: RS232/485, DSL (custom), TCP/IP Kommunikative Herausforderung ist die Rolle als "Generalunternehmer".
Tätigkeiten	<ul style="list-style-type: none"> ▪ Auswahl und Inbetriebnahme der Hardware ▪ Auswahl von und Auftragsvergabe an externe Zulieferer ▪ Programmierung von Sensorik, Aktuatorik und Kommunikationsprotokollen ▪ Größtenteils Entwicklertätigkeit, zusätzlich Management-Tätigkeit (weil Inhaber)
Technologie	Visual Studio, C++, C#, TCP/IP, DSL, RS232, RS485, Source Save, Sockets, MyFare Chipkarten, MS Office

Projekt Netzwerkprotokolle zur Datenverschlüsselung und Authentifizierung

Zeitraum, Kunde	06.2001 - 09.2001, Hochschule Bonn-Rhein-Sieg
Branche, Rolle	Hochschule, Softwareentwickler
Zielsetzung	Der Zugriff auf den Applikationsserver der Universität wird mit Datenverschlüsselung und Benutzerauthentifizierung gesichert. Professoren und Studenten bekommen als Two-Factor-Zugriffstoken eine Diskette ausgehändigt.
Tätigkeiten	<ul style="list-style-type: none"> ▪ Von Diskette startbarer HTTP Proxyserver für Windows und Linux. ▪ Authentifizierungs- und Verschlüsselungsverfahren für den HTTP Proxy.
Technologie	Make, GNU Compiler, Visual Studio, Windows, Linux, C++, STL, TCP/IP, HTTP, Posix, Sockets, Crypt++, UML, Visio, Doxygen, Shell Scripting, MS Office

Tätigkeitsbeginn als Festangestellter

Zeitraum	01.1997 - 06.2001
Branchen	Hochschule, Internet Dienstleister
Werdegang	Zum Beginn meiner beruflichen Laufbahn war ich bei verschiedenen Firmen fest angestellt.
Rollen	<ul style="list-style-type: none"> ▪ Entwicklungsleitung (Startup-Unternehmen, Software und Systemarchitektur) ▪ Softwareentwickler ▪ Auszubildender
Technologie	Make, GNU Compiler, Visual Studio, Assembler (MC68x), C, C++, Visual Basic, Java, Linux, Windows, UML, Visio, Together, Source Save, CVS, STL, ATL, MFC, DCOM, COM, Corba, XML, Doxygen, TCP/IP, HTTP, FTP, SMTP, CGI, Sockets, Posix, Shell Scripting, MS Office